

テストツール

A-L i n k  
デバイスドライバ

# 目 次

## 第 1 章 ボード選択

1-1 表示画面と各部概要	1-1
---------------	-----

## 第 2 章 ドライバテストツール (A-Link Ver1通信IC)

2-1 表示画面と各部概要	2-1
2-2 操作手順	2-2

## 第 3 章 ドライバテストツール (A-Link Ver2通信IC)

3-1 表示画面と各部概要	3-1
3-2 操作手順	3-2

# 第 1 章 ボード選択

## 1 - 1 表示画面と各部概要

### 1 - 1 - 1 ボード選択画面

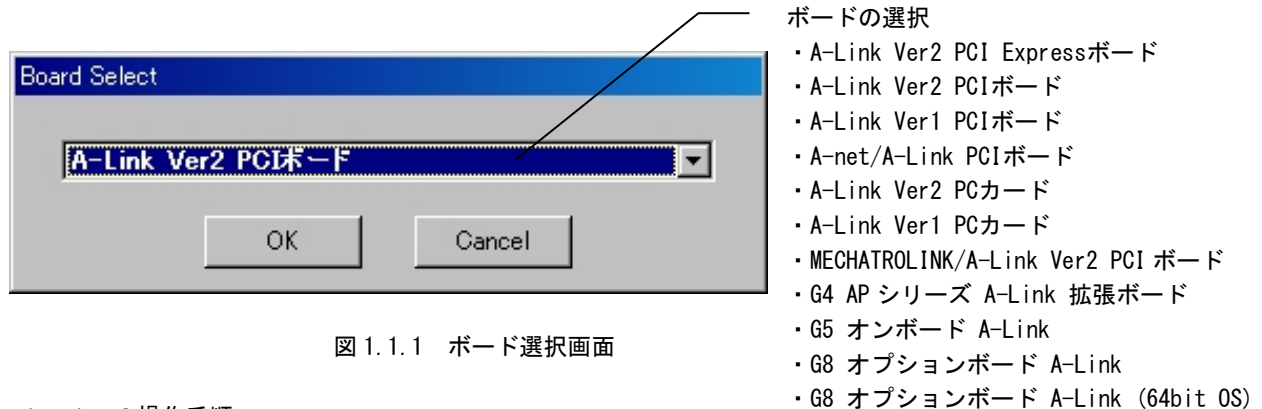


図 1.1.1 ボード選択画面

### 1 - 1 - 2 操作手順

1) テストを行う A-Link マスタをパソコンに挿入しデバイスドライバをインストールします。

2) ボード選択画面で目的の A-Link マスタを選択します。

[A-Link Ver2 PCI Express ボード]	: A-Link PCI Express ボード (Ver2 通信 IC 搭載) メイン画面[A-LINK Ver2 通信 IC]
[A-Link Ver2 PCI ボード]	: A-Link PCI ボード (Ver2 通信 IC 搭載) メイン画面[A-LINK Ver2 通信 IC]
[A-Link Ver1 PCI ボード]	: A-Link PCI ボード (Ver1 通信 IC 搭載) メイン画面[A-LINK Ver1 通信 IC]
[A-net/A-Link PCI ボード]	: A-net/A-Link PCI ボード メイン画面[A-LINK Ver1 通信 IC]
[A-Link Ver2 PC カード]	: A-Link PC カード (Ver2 通信 IC 搭載) メイン画面[A-LINK Ver2 通信 IC]
[A-Link Ver1 PC カード]	: A-Link PC カード (Ver1 通信 IC 搭載) メイン画面[A-LINK Ver1 通信 IC]
[MECHATROLINK/A-Link Ver2 PCI ボード]	: MECHATROLINK/A-Link PCI ボード メイン画面[A-LINK Ver2 通信 IC]
[G4 AP シリーズ A-Link 拡張ボード]	: AP シリーズ A-Link 拡張ボード メイン画面[A-LINK Ver2 通信 IC]
[G5 オンボード A-Link]	: AP500、EC100 シリーズ オンボード A-Link メイン画面[A-LINK Ver2 通信 IC]
[G8 オプションボード A-Link]	: FC*2*/*3*、AP60*/70*シリーズ オプションボード A-Link メイン画面[A-LINK Ver2 通信 IC]
[G8 オプションボード A-Link (64bit OS)]	: FC*2*/*3*、AP60*/70*シリーズ オプションボード A-Link メイン画面[A-LINK Ver2 通信 IC]

## 第2章 ドライバテストツール(A-Link Ver1 通信 IC)

### 2-1 表示画面と各部概要

#### 2-1-1 メイン画面



図 2.1.1 メイン画面

## 2-1-2 モニタ画面 (A-Link Ver1 通信 IC)

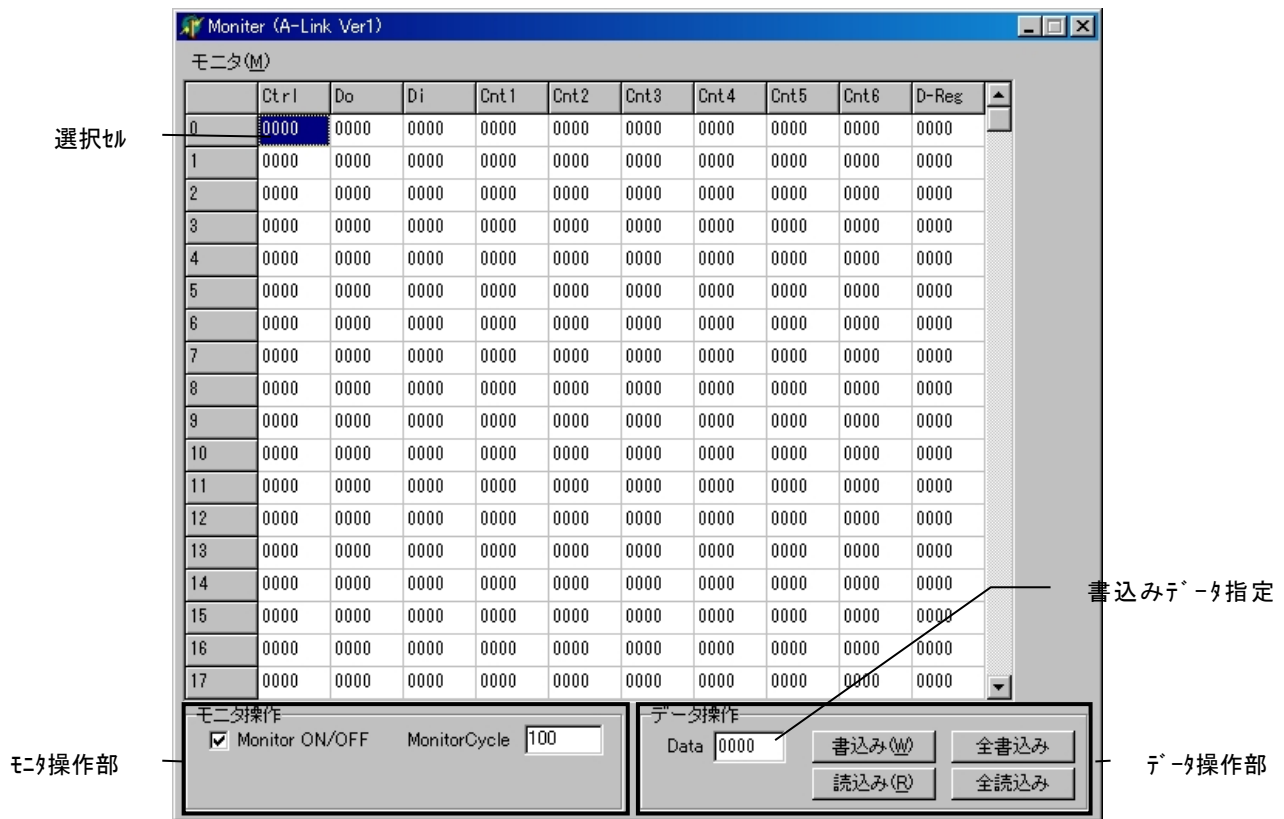


図 2.1.2 モニタ画面 (A-Link Ver1 通信 IC)

## 2-2 操作手順

- 1) メイン画面ではボードのオープン/クローズ、スタート/ストップをテストできます。  
目的のボード番号、ライン番号を指定して各種操作ボタンを押します。  
 [オープン]: ボードのオープンを行います。  
 [クローズ]: ボードのクローズを行います。  
 [スタート]: ボードのスタートを行います。  
 [ストップ]: ボードのストップを行います。
- 2) [モニタ] ボタンを押すとモニタ画面が表示されます。  
モニタ画面では A-Link ボード上の通信 IC のメモリを表示できます。
- 3) モニタ画面では通常メモリの読み込みが一定周期で行われています。  
周期の変更、周期読み込みの停止などは [モニタ操作部] で行います。  
周期読み込みを停止している場合は、[データ操作部] で読み込みを行います。  
 [読み込み]: モニタ部で選択されているエリアのデータを読み込みます。  
 [全読み込み]: モニタ部全体の表示を更新します。
- 4) メモリへの書き込みは [データ操作部] で行います。  
 [書き込み]: モニタ部で選択されているエリアに [書き込みデータ指定部] で指定したデータを書込みます。  
 [全書き込み]: [書き込みデータ指定部] で指定したデータをメモリ全体に書き込みます。  
 (スタートレジスタは除く)

## 第3章 ドライバテストツール(A-Link Ver2 通信 IC)

### 3-1 表示画面と各部概要

#### 3-1-1 メイン画面

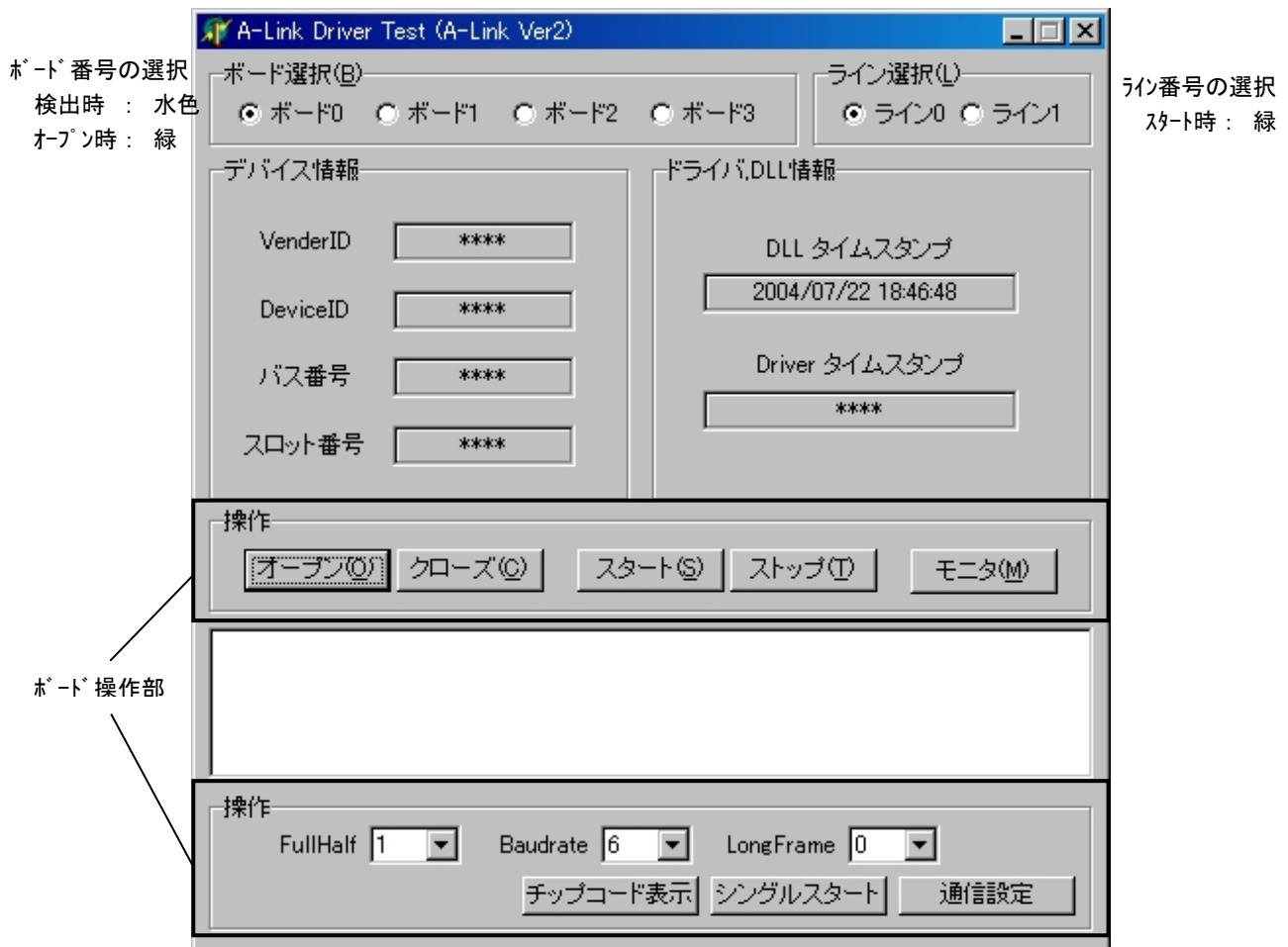


図 2.1.1 メイン画面

## 3-1-2 モニタ画面 (A-Link Ver2 通信 IC)

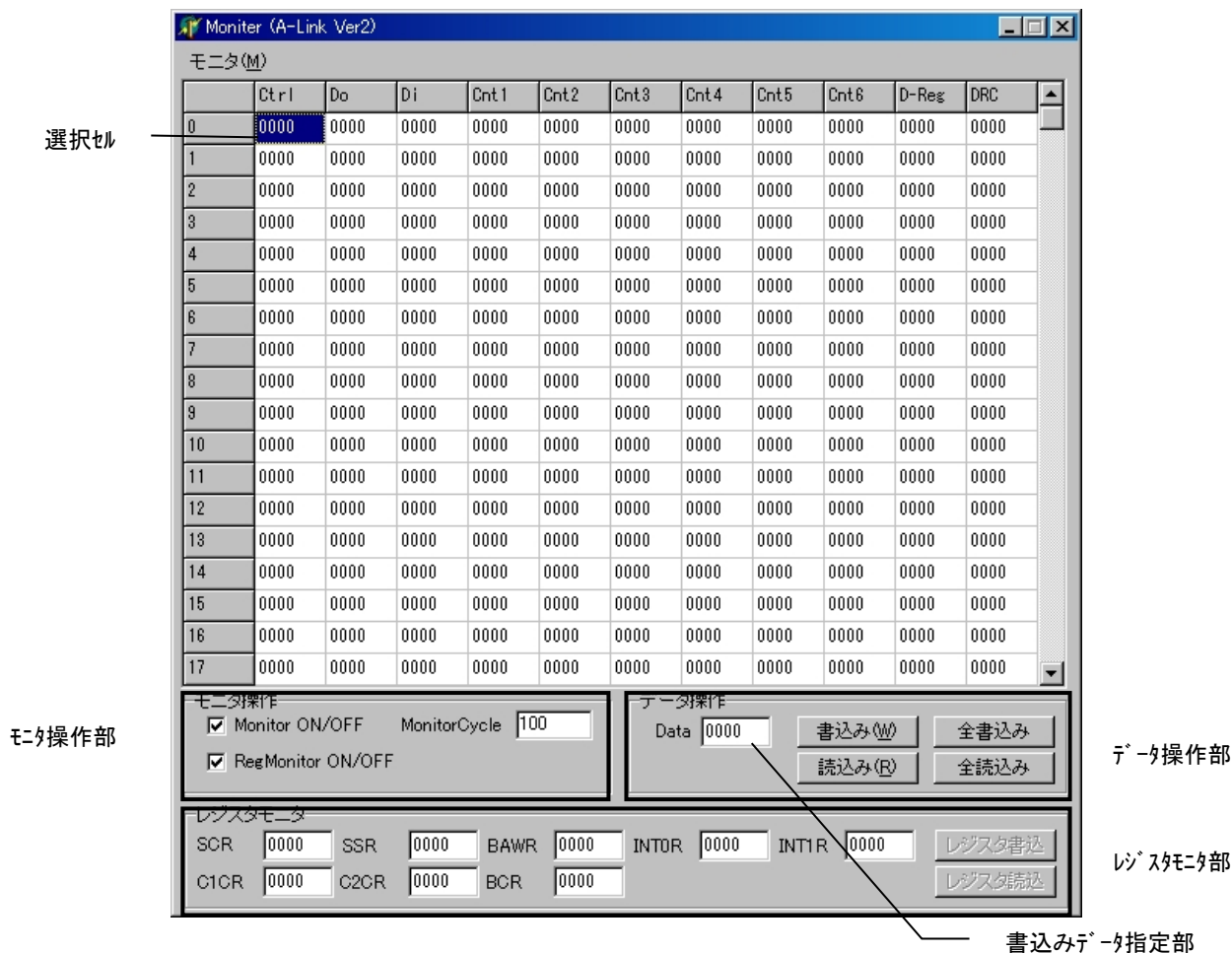


図 2.1.2 モニタ画面(A-Link Ver2 通信 IC)

## 3-2 操作手順

- 1) メイン画面では、ボードのオープン/クローズ、スタート/ストップをテストすることができます。  
目的のボード番号、ライン番号を指定して各種操作ボタンを押します。  
[オープン]: ボードのオープンを行います。  
[クローズ]: ボードのクローズを行います。  
[スタート]: ボードのスタートを行います。  
[ストップ]: ボードのストップを行います。
- 2) A-Link Ver2 通信 IC では、チップコード表示、シングルスタート、各種通信設定を行う事ができます。  
目的のボード番号、ライン番号を指定して各種操作ボタンを押します。  
[チップコード表示]: チップコードを表示します。  
[シングルスタート]: シングルスタートを実行します。  
[通信設定]: 各種通信設定を行います。  
FullHalf (全二重/半二重) : 0 = 全二重、1 = 半二重  
BaudRate (ボーレート) : 3 = 3Mbps、6 = 6Mbps、12 = 12Mbps  
LongFrame (ロングフレーム) : 0 = A-Link Ver1 通信 IC と等価運用、1~7 = HUB 利用時に、HUB の投入段階値 1~7 を設定。

- 3) [モニタ] ボタンを押すとモニタ画面が表示されます。  
モニタ画面では A-Link ボード上の通信 IC のメモリを表示することができます。
  - 4) モニタ画面では通常メモリの読み込みが一定周期で行われています。  
周期の変更、周期読み込みの停止などは [モニタ操作部] で行います。  
周期読み込みを停止している場合は、[データ操作部] で読み込みを行います。  
[読み込み] : モニタ部で選択されているエリアのデータを読み込みます。  
[全読み込み] : モニタ部全体の表示を更新します。
  - 5) メモリへの書き込みは [データ操作部] で行います。  
[書き込み] : モニタ部で選択されているエリアに [書き込みデータ指定部] で指定したデータを  
書き込みます。  
[全書き込み] : [書き込みデータ指定部] で指定したデータをメモリ全体に書き込みます。  
(スタートレジスタは除く)
  - 6) レジスタのリードライトは [レジスタライト(リード)指定部] で行います。  
[レジスタ書き込み] : [レジスタモニタ部] の各レジスタ部のデータをレジスタに書き込みます。  
[レジスタ読み込み] : [レジスタモニタ部] のデータの読み込みを行います。
- ※レジスタ書き込みは、SCR、INTOR、INT1R、C1CR、C2CR、BCR のみ有効。  
GPC は、A-Link Ver2 通信 IC PCI ボードのみ有効。



## このマニュアルについて

- (1) 本書の内容の一部または全部を当社からの事前の承諾を得ることなく、無断で複写、複製、掲載することは固くお断りします。
- (2) 本書の内容に関しては、製品改良のためお断りなく、仕様などを変更することがありますのでご了承下さい。
- (3) 本書の内容に関しては万全を期しておりますが、万一ご不審な点や誤りなどお気づきのことがございましたらお手数ですが巻末記載の弊社までご連絡下さい。その際、巻末記載の書籍番号も併せてお知らせ下さい。

## 改訂履歴

日時	バージョン	変更点
2003. 3.26	Rev 1.00	初版
2004. 2.19	Rev 1.01	A-Link Ver2 通信 IC PCI ボード対応
2004. 8.27	Rev 1.02	PC カード(A-Link Ver2 通信 IC)対応
2004.12.16	Rev 1.03	MECHATROLINK/A-Link PCI ボード対応
2005.03.03	Rev 1.10	全面改訂
2006.07.24	Rev 1.11	住所変更(本社)
2007.10.25	Rev 1.12	住所変更
2010.10.29	Rev 1.13	AP シリーズ、AP500 シリーズ向け A-Link 対応
2010.12.15	Rev 1.14	G4 AP シリーズ拡張ユニット名称変更
2012.08.07	Rev 1.15	FC*2*/*3*、AP60*/70*シリーズ向け A-Link 対応
2013.02.14	Rev 1.16	EC100 シリーズ向け A-Link 対応
2013.11.15	Rev 1.17	FC*2*/*3*、AP60*/70*シリーズ向け A-Link Win7 64bit 用対応
2014.02.26	Rev 1.18	住所表記変更
2022.08.05	Rev 1.19	A-Link Ver2 通信 IC PCI Express ボード対応